

USB制御向けAXIバスマスタ“GPIF2_Master”IPを無償提供

長野県の最先端技術開発ベンチャー企業、プライムシステムズ社は、2月21日、自社のUSB3.0対応FPGAシステム開発ボード Smart-USB Sigma 製品ファミリ向けに、FPGA回路設計を効率化するAXIバスマスタIPを無償提供することを発表しました。これによりUSB経由でホストPCから直接FPGAのAXIバスシステムを制御できます。

AXIバスは高性能・高周波システム設計をサポートするプロトコルです。AMD/Xilinx社製vivado開発ツールにおけるFPGA設計では、AXIバスによりQSPI、I2C、DDR3、UART、JESD204B、PCIe等の既存IPを接続し、短期間に高性能なシステムを開発できます。従来、バスマスタとしてMicroBlazeソフトCPUが必須でしたが、自社開発のGPIF2_MasterIPをバスマスタとすることで、ソフトCPUを使わずにシステム開発を可能にしました。このためCPUソフトウェア開発が不要となり、ホストPCからUSB経由で直接各種IPを制御できます。

また、複数のバスマスタを混載することも可能です。MicroBlazeやDMAと共に運用できるので、従来の組込システムにGPIF2_MasterIPを加えてUSB制御をさらに柔軟に運用することができます。

【主な特長】

- vivado開発ツールのBlock design環境で利用
- ホストPCとのUSBデータ転送速度は300MB/s以上
- 無償の各種AXIスレーブIPを接続可能

【適用ボード】

AX-Card7、SX-Card7、KX-Card7、AX-Card7M、ZQ-Card (Smart-USB Sigma 製品ファミリ)

【価格と供給時期について】

製品名：GPIF2_Master IP

型番：PSI-GPIF2M

無償ダウンロード http://www.prime-sys.co.jp/Download/Ref_Design/GPIF2M.zip

供給時期：2023年2月21日

ニュース・リリースのURL

<http://www.prime-sys.co.jp/information>

【連絡先】

メールアドレス： info@prime-sys.co.jp

電話番号： 0266-70-1171

担当者名： 三橋 晋(ミツハシ スム)

連絡時間帯： 10:00 - 17:00

【Smart-USB Sigma 製品ファミリについて】

Smart-USB Sigma ファミリはUSB3.0インタフェースとSRAMベースのFPGAを搭載したシステム開発ボード・ファミリです。Smart-USB Sigma ファミリには、FPGA サンプル回路 USB デバイス・ドライバ、DLL、オープンソースのサンプル制御ソフトウェアなどが付属しているため、ユーザはUSBの専門知識がなくてもUSB3.0インタフェース搭載のシステムを容易に開発することができます。また、USB2.0インタフェースに対応したSmart-USB Plus製品の上位互換性があるので、Smart-USB Plusで開発した設計資産の有効利用ができます。

【有限会社プライムシステムズについて】

有限会社プライムシステムズは、デジタル/アナログ技術を駆使し、ASICからPLD/FPGAを利用した柔軟性に富むシステム製品・サービスの開発・販売を展開する最先端エレクトロニクス・システムとシステムLSIの開発企業です。FPGAとUSBを核にした新しいコンセプトの「システム開発ボード」の提供をはじめとして、ボードのカスタマイズ、システム設計等のデザイン・サービスを提供しています。

会社名： 有限会社プライムシステムズ

所在地： 長野県茅野市泉野5931-35

設立日： 1998年12月

資本金： 1,000万円

事業内容： システム開発ボードの企画、開発、設計、販売
プラットフォーム・デザイン・サービスの提供
システム開発ボードのデザイン・カスタマイズ・サービス
IPの開発・販売
PC計測応用システムの企画、開発、設計、販売

代表者： 内田正典

ウェブサイト： <http://www.prime-sys.co.jp>

###