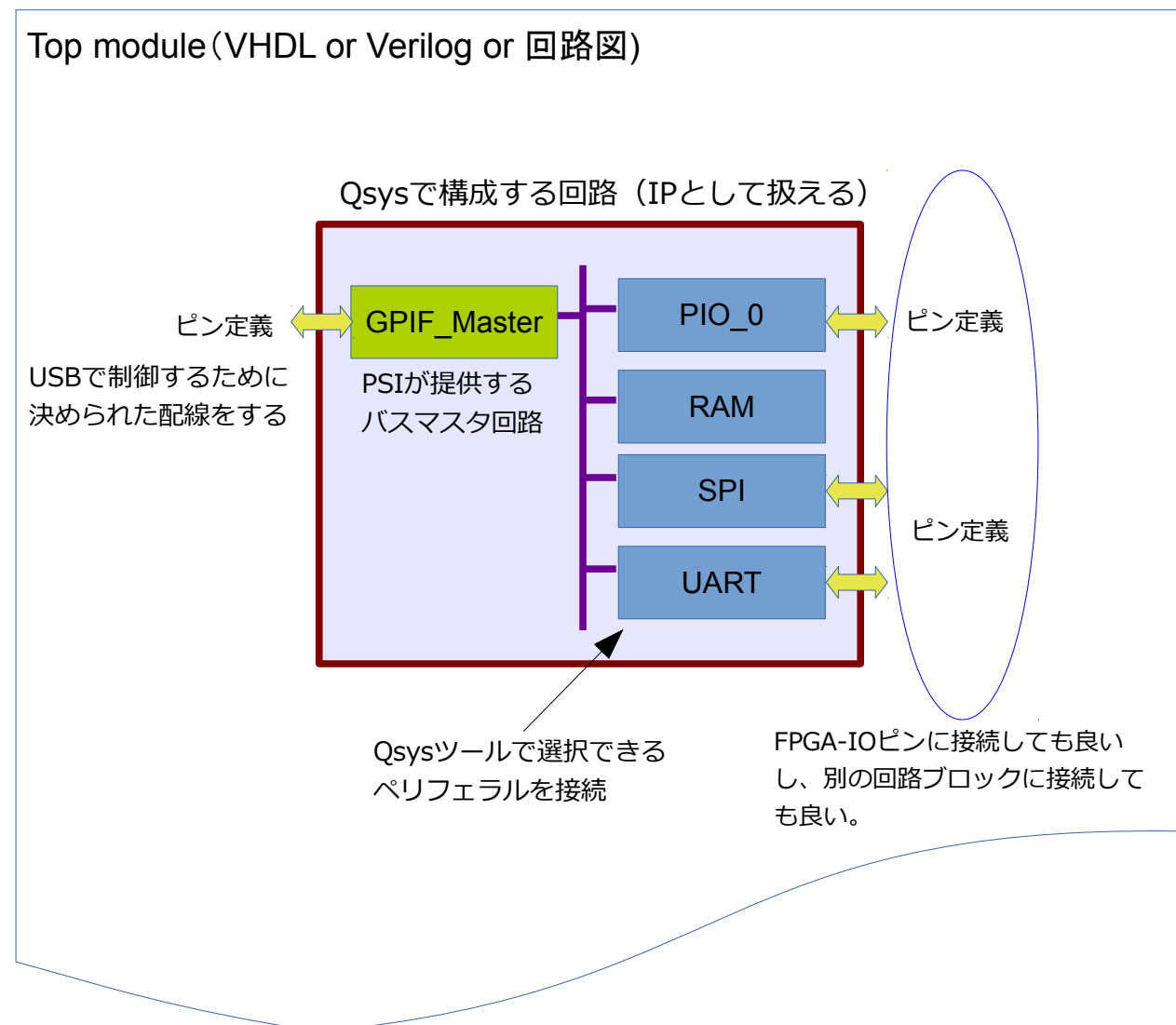


Qsysシステム統合ツールによる簡単回路設計

アルテラ社FPGA開発ツールQuartus2は、Qsysシステム統合ツールを含んでいます。このQsysツールは、ソフトCPU“Nios2”をバスマスタとするプロセッサシステムを構築する用途ですが、Nios2の代わりに“GPIF_Master”を利用することで、PC制御ソフトからペリフェラル回路（RAM,PIO等）にアクセスできるようになります。

Qsysツールでは回路の機能記述は不要です。トップモジュールでピン定義や信号配線を記述するだけで、FPGA設計が完了します。



【適用ボード】 アルテラFPGAを搭載するSmart-USB Plus製品

【参考資料】 [SUA006 : GPIF-AVALONブリッジ回路](#)

【お問い合わせ】 info@prime-sys.co.jp , TEL 0266-70-1171